

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Sang-Hwan CHO et al.

Application No.: TO BE ASSIGNED

Group Art Unit: TO BE ASSIGNED

Filed: February 24, 2004

Examiner:

For: ASSEMBLY OF ORGANIC ELECTROLUMINESCENCE DISPLAY DEVICE

**SUBMISSION OF CERTIFIED COPY OF PRIOR FOREIGN
APPLICATION IN ACCORDANCE
WITH THE REQUIREMENTS OF 37 C.F.R. § 1.55**

Commissioner for Patents
PO Box 1450
Alexandria, VA 22313-1450

Sir:

In accordance with the provisions of 37 C.F.R. § 1.55, the applicant(s) submit(s) herewith a certified copy of the following foreign application:

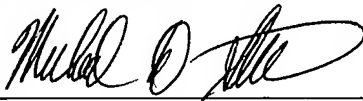
Korean Patent Application No(s). 2003-14000

Filed: March 6, 2003

It is respectfully requested that the applicant(s) be given the benefit of the foreign filing date(s) as evidenced by the certified papers attached hereto, in accordance with the requirements of 35 U.S.C. § 119.

Respectfully submitted,

STAAS & HALSEY LLP

By: 
Michael D. Stein
Registration No. 37,240

Date: February 24, 2004

1201 New York Ave, N.W., Suite 700
Washington, D.C. 20005
Telephone: (202) 434-1500
Facsimile: (202) 434-1501



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto is a true copy from the records of the Korean Intellectual Property Office.

출원번호 : 10-2003-0014000
Application Number

출원년월일 : 2003년 03월 06일
Date of Application
MAR 06, 2003

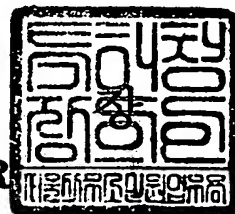
출원인 : 삼성에스디아이 주식회사
Applicant(s)
SAMSUNG SDI CO., LTD.



2003 03 20
 년 월 일

특 허 청

COMMISSIONER



【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0001
【제출일자】	2003.03.06
【국제특허분류】	H05B
【발명의 명칭】	유기 전계 발광 표시 장치의 조립체
【발명의 영문명칭】	Assembly of organic electro luminescence display device
【출원인】	
【명칭】	삼성에스디아이 주식회사
【출원인코드】	1-1998-001805-8
【대리인】	
【성명】	이영필
【대리인코드】	9-1998-000334-6
【포괄위임등록번호】	1999-050326-4
【대리인】	
【성명】	이해영
【대리인코드】	9-1999-000227-4
【포괄위임등록번호】	2000-004535-8
【발명자】	
【성명의 국문표기】	조상환
【성명의 영문표기】	CHO, Sang Hwan
【주민등록번호】	730619-1691010
【우편번호】	442-470
【주소】	경기도 수원시 팔달구 영통동 황골마을 쌍용아파트 245동 1804호
【국적】	KR
【발명자】	
【성명의 국문표기】	도영락
【성명의 영문표기】	DO, Young Rag
【주민등록번호】	640613-1002618



【우편번호】	110-080
【주소】	서울특별시 종로구 무악동 무악현대아파트 108동 501호
【국적】	KR
【발명자】	
【성명의 국문표기】	김윤창
【성명의 영문표기】	KIM, Yoon Chang
【주민등록번호】	690811-1350311
【우편번호】	442-745
【주소】	경기도 수원시 팔달구 영통동 황골마을풍림아파트 234동 1103호
【국적】	KR
【발명자】	
【성명의 국문표기】	안지훈
【성명의 영문표기】	AHN, Ji Hoon
【주민등록번호】	730514-1066818
【우편번호】	133-101
【주소】	서울특별시 성동구 옥수1동 530-6 다세대 301호
【국적】	KR
【발명자】	
【성명의 국문표기】	이준구
【성명의 영문표기】	LEE, Joon Ku
【주민등록번호】	770314-1019245
【우편번호】	412-738
【주소】	경기도 고양시 덕양구 화정1동 은빛마을 608동 704호
【국적】	KR
【심사청구】	청구
【취지】	특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의한 출원심사를 청구합니다. 대리인 이영필 (인) 대리인 이해영 (인)
【수수료】	
【기본출원료】	20 면 29,000 원
【가산출원료】	19 면 19,000 원

1020030014000

출력 일자: 2003/3/26

【우선권주장료】	0	건	0	원
【심사청구료】	42	항	1,453,000	원
【합계】	1,501,000			원
【첨부서류】	1.	요약서·명세서(도면)_1통		

【요약서】**【요약】**

본 발명에 따르면, 유기 전계 발광표시장치의 조립체는 기판과, 상기 기판의 상면에 각각 소정의 패턴으로 형성되어 적층된 제1전극층, 유기발광층 및 투명한 제2전극층을 포함하는 유기 전계 발광부와, 상기 기판과 유기 전계 발광부를 이루는 층들 사이의 적어도 유기 발광부로부터 발생된 광의 추출효율을 높이기 위한 광손실 방지층과, 상기 광손실 방지층과 대향되는 층의 사이에 형성되며 가스가 주입되거나 또는 진공으로 이루어진 미세공간층을 구비하여 된 것을 특징으로 한다.

【대표도】

도 2

【색인어】

유기막, 광손실

【명세서】

【발명의 명칭】

유기 전계 발광 표시 장치의 조립체{Assembly of organic electro luminescence display device}

【도면의 간단한 설명】

도 1은 종래 유기 전계 발광표시 장치의의 광이 취출되는 상태를 도시한 단면도,

도 2는 본 발명에 따른 유기 전계 발광 표시 장치의 조립체를 도시한 단면도,

도 3은 도 2에 도시된 유기발광층을 발췌하여 도시한 확대 단면도,

도 4는 본 발명에 따른 유기 전계 발광 표시장치 조립체의 다른 실시예를 도시한 단면도,

도 5 및 도 6은 본 발명에 따른 유기 전계 발광 표시장치 조립체의 또 다른 실시예들을 도시한 단면도,

도 7 및 도 8은 본 발명에 따른 유기 전계 발광 표시장치의 조립체들의 다른 실시예를 도시한 단면도,

도 9 내지 도 12도는 본 발명에 따른 유기 전계 발광 표시장치 조립체의 다른 실시예를 도시한 단면도,

도 13은 광손실 방지층과 전극층과의 간격과 광파워의 관계를 나타내 보인 그래프,

도 14는 광손실 방지층의 높이와 광파워와의 관계를 나타내 보인 그래프.

도 15는 유기 전계 발광표시장치 조립체에 인텍스층의 적용시 광파워와의 관계를 나타내 보인 그래프.

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

- <11> 본 발명은 유기 전계 발광 표시장치에 관한 것으로, 더 상세하게는 유기막에 의해 발생된 광의 추출효율이 개선된 유기 전계발광 표시장치에 관한 것이다.
- <12> 통상적으로 유기 전계 발광표시장치는 형광성 유기 화합물을 전기적으로 여기시켜 발광시키는 자발광형 디스플레이로 낮은 전압에서 구동이 가능하고, 박형화가 용이하며 광시야각, 빠른 응답속도 등 액정표지 장치에 있어서 문제점으로 지적된 결점을 해결할 수 있는 차세대 디스플레이로 주목받고 있다.
- <13> 이러한 유기 전계 발광 표시장치는 유리나 그밖에 투명한 절연기판에 소정 패턴의 유기막이 형성되고 이 유기막의 상하부에는 전극층들이 형성된다. 유기막은 유기 화합물로 이루어진다. 이러한 유기막들을 형성하는 재료로는 프탈로시아닌(CuPc:copper phthalocyanine), N,N-디(나프탈렌-1-일)-N,N'-디페닐-벤지딘(N,N'-Di(naphthalene-1-yl)-N,N'-diphenyl-benzidine: NPB), 트리스-8-하이드록시퀴놀린 알루미늄(tris-8-hydroxyquinoline aluminum)(Alq3)등이 이용된다.
- <14> 상기와 같이 구성된 이러한 유기 전계 발광 표시장치는 전극들에 양극 및 음극 전압이 인가됨에 따라 양극전압이 인가된 전극으로부터 주입된 정공(hole)이

정공 수송층을 경유하여 발광층으로 이동되고, 전자는 음극전압이 인가된 전극으로부터 전자 수송층을 경유하여 발광층으로 주입된다. 이 발광층에서 전자와 홀이 재결합하여 여기자(exiton)를 생성하고, 이 여기자가 여기상태에서 기저상태로 변화됨에 따라, 발광층의 형광성 분자가 발광함으로써 화상이 형성된다.

<15> 상술한 바와 같이 구동되는 유기 전계 발광표시장치의 광효율은 내부효율(internal efficiency)과 외부효율(external efficiency 또는 광취출효율(light coupling efficiency))로 나누어지는데, 상기 내부효율은 유기 발광물질의 광전변환 효율에 의존하며, 상기 외부효율은 유기 전계 발광 표시장치를 구성하는 각층의 굴절율에 기인한다. 즉, 상기 유기막에 의해 방출되는 광이 임계각 이상으로 출사될 때 반사(guiding)되는 광은 기판과 전극층 또는 유기막과 전극층의 계면에서 반사를 일으키게 되어 외부로 취출되는 것이 방지된다.

<16> 한편 종래 유기 전계 발광 표시 장치에 있어서, 도 1에 도시된 바와 같이 유기막(13)으로부터 방출된 광이 ITO로 이루어진 전극(12)과 투명한 글라스(11) 사이의 계면에서 투명한 기판인 글라스 기판(11)으로 투과될 때에 광투과 효율은 하기 식 $1/2(N_{out} / N_{in})^2$ 에 근거한다. 이 식에서 N은 굴절율이다.

<17> 상기 식에 근거하여 종래 유기 전계 발광 표시장치의 색상별 광취출율을 하기 표에 나타내 보였다.

	청색 유기막	적색 유기막	녹색 유기막
파장(nm)	450	620	530
ITO 전극의 굴절율(n)	2.01	1.76	1.93
글라스 기판의 굴절율(n)	1.525	1.515	1.52
광취출율	29%	37%	34%

- <19> 상기 표에서 나타난 바와 같이 ITO 전극과 글라스 기판의 굴절을 차이에 의해서 다량의 빛이 유기 전계 발광 표시장치 내에서 60% 이상 소멸된다는 것을 알 수 있다.
- <20> 일본 공개 특허 공보 평 11-283751호에는 상술한 바와 같이 유기 전계 발광 표시장치 내에서의 광손실을 줄이기 위하여, 기판상에 회절격자 또는 존 플레이트를 형성하여 유기막과 ITO 전극의 계면 및 ITO 전극에서 가이딩 되는 광을 회절시키는 구성이 개시되어 있다.
- <21> 이와 같은 유기 전계 발광 표시 장치는 기판이나 미세한 전극 패턴층의 표면에 요철을 형성하거나 별도의 회절격자를 설치하여야 하므로 제조 공정이 어렵고 나아가서는 생산성의 향상을 도모할 수 없다. 또한 요철 또는 회절격자 상에 유기층을 성막하게 될 경우 유기층의 표면조도가 커지게 되므로 유기 전계 발광 표시 장치의 누설전류가 커지는 한편, 내구성 및 신뢰성이 감소하게 된다.
- <22> 또한 광취출율의 저하를 방지하기 위한 종래 유기 전계 발광 장치의 일예가 일본 공개 특허공보 소 63-172691호에 개시되어 있다. 개시된 유기 전계 발광 표시 장치는 돌출렌즈 등의 집광성을 가지는 기판을 구비한다. 그러나 이러한 집광을 위한 돌출렌즈는 유기막의 발광에 따른 화소가 매우 작으므로 기판에 형성하기 어렵다.
- <23> 일본 공개 특허 평1-29394호에는 투명전극층과 발광층에 제1유전체층을 개재함과 동시에 투명전극층에 상기 제1유전체층과 투명전극층 사이 중간에 굴절을 가지는 제2의 유전체층을 개재한 유기전계 발광 표시 장치가 개시되어 있다.

- <24> 일본 공개 특허공보 평1-220394호에는 기판 상에 하부전극, 절연층, 발광층 및 상부의 전극을 형성하며, 상기 발광층의 편면에 광을 반사시키는 미러가 형성된 유기 전계 발광 표시 장치가 개시되어 있다.
- <25> 이러한 유기 전계 발광 표시장치는 발광층의 두께가 매우 얇기 때문에 측면에 반사를 위한 미러를 설치하는 것이 매우 어렵고, 결과적으로 생산원가 상승의 원인이 된다.
- <26> 한편, 일본 공개 평 9-171892호에는 렌즈상 구조물이 형성된 글라스 기판에 양극과 음극계면층이 형성되고, 여기에 전공 수송층, 발광층, 전자수송층, 음극, 음극보호층이 형성된 유기 전계 발광표시장치가 개시되어 있다. 이러한 구조의 유기 전계 발광 표시 장치는 글라스에 반사된 광을 취출시키기 때문에 취출효율은 증가하나 화상이 흐려지는 문제점이 있다.
- <27> 일본 공개 평10-12382호에는 유기 발광소자의 전면 전극의 사이에 라이트 가이드와, 이 라이트 가이드의 전면에 라이트 가이드와 일체로 형성된 작은 렌즈군이 형성되어 수평방향의 발광을 전면으로 가이드 하고 광이 균일하게 취출 되도록 하는 구성이 개시되어 있다.
- <28> 미국특허 공개 번호 2001/0019242A1 에는 유기 전계 발광 표시 장치와 이의 제조방법의 다른 예가 개시되어 있다.

【발명이 이루고자 하는 기술적 과제】

<29> 본 발명은 상술한 바와 같은 문제점을 해결하기 위한 것으로, 내부에서의 광손실을 줄이고, 광의 취출효율을 개선함으로써 화상의 휘도를 높일 수 있는 유기 전계 표시 장치 및 이의 제조방법을 제공함에 그 목적이 있다.

<30> 본 발명의 다른 목적은 굴절율이 높은 층과 굴절율이 낮은 층의 계면에서 광분산효과를 이용하여 광손실을 줄일 수 있는 유기 전계 발광 표시 장치 및 이의 제조방법 제공함에 그 목적이 있다.

【발명의 구성 및 작용】

<31> 상기와 같은 목적을 달성하와 같은 기술적 과제를 달성하기 위한 본 발명의 유기 전계 발광 표시 장치의 조립체는

<32> 기판과,

<33> 상기 기판의 상면에 각각 소정의 패턴으로 형성되어 적층된 제1전극층, 유기발광층 및 투명한 제2전극층을 포함하는 유기 전계 발광부와,

<34> 상기 기판과 유기 전계 발광부를 이루는 층들 사이의 적어도 유기 발광부로부터 발생된 광의 취출효율을 높이기 위한 광손실 방지층과,

<35> 상기 광손실방지층과 대향되는 층의 사이에 형성되며 불활성가스가 주입되거나 또는 진공으로 이루어진 미세공간층을 구비하여 된 것을 그 특징으로 한다.

<36> 본 발명에 있어서, 상기 광손실 방지층은 소정의 패턴으로 이루어진 다수의 돌기를 포함하는 회절격자 형성부로 이루어진 진다.

<37> 대안으로 유기전계 발광표시장치의 조립체는

- <38> 기판과,
- <39> 상기 기판의 상면에 각각 소정의 패턴으로 형성되어 적층된 제1전극층, 유기발광층 및 투명한 제2전극층을 포함하는 유기 전계 발광 표시부와,
- <40> 유기 전계 발광표시부와 결합되며 이와 대향되는 면에 광손실을 방지하기 위한 광손실 방지층이 형성된 포토닉 플레이트와,
- <41> 상기 유기전계 발광표시부와 포토닉 플레이트의 사이에 유기발광층으로부터 발생하는 광의 추출효율을 높이기 위한 미세 공간층을 구비하여 된 것을 그 특징으로 한다.
- <42> 상기 목적을 달성하기 위한 유기전계 발광 표시장치의 다른 특징은,
- <43> 기판과,
- <44> 상기 기판의 상면에 형성되는 제1전극층과, 상기 제1전극층의 상면에 형성된 유기발광층 및 상기 유기층의 상면에 형성된 제2전극층을 포함하며,
- <45> 상기 각 구성요소들 중 굴절율의 차이가 큰 층들의 사이에 서로 굴절율이 다른 영역들을 가지는 광손실 방지층과,
- <46> 상기 광손실 방지층과 대향되는 층의 사이에 가스가 주입되거나 진공으로 이루어진 공간층을 구비하여 된 것을 특징으로 한다.
- <47> 상기 목적을 달성하기 위한 또 다른 특징은,
- <48> 기판과;
- <49> 기판 상에 소정의 패턴으로 형성된 제1전극층과, 각 제1전극층의 상면에 소정패턴으로 형성된 유기발광과, 상기 유기발광층이 노출되도록 기판의 상면에 형성된 절연층

과, 상기 유기층과 절연층의 상면에 소정의 패턴으로 형성되며 투명한 제2전극층을 포함하는 화소형성부와;

<50> 상기 기판상에 형성되어 제1전극을 스위칭 시키기 위한 박막트랜지스터들을 포함하는 구동부와;

<51> 상기 투명한 제2전극층의 상면에 설치되어 상기 포토닉 플레이트와 제2전극층의 사이에 소정의 불활성 가스가 주입되거나 진공으로 이루어진 미세 공간층을 형성하며, 내면에 광손실 방지층이 형성된 포토닉 플레이트를 구비하여 된 것을 그 특징으로 한다.

<52> 상기 목적을 달성하기 위한 또 다른 특징은,

<53> 기판과;

<54> 기판 상에 소정의 패턴으로 형성된 제1전극층과, 각 제1전극층의 상면에 소정패턴으로 형성된 유기발광층과, 상기 유기발광층이 노출되도록 기판의 상면에 형성된 절연층과, 상기 유기발광층과 절연층의 상면에 소정의 패턴으로 형성되며 투명한 제2전극층을 포함하는 화소형성부와;

<55> 상기 기판상에 형성되어 제1전극을 스위칭 시키기 위한 박막트랜지스터들을 포함하는 구동부와;

<56> 상기 기판과 제1전극층의 사이에 상호 굴절율이 다른 소정패턴의 영역들을 가지는 광손실 방지층과,

<57> 상기 광손실 방지층과 대응되는 층의 사이에 가스가 주입되거나 진공으로 이루어진 공간층을 구비하여 된 것을 특징으로 한다.

- <58> 이하, 첨부도면을 참조하여 본 발명의 바람직한 실시예를 상세히 설명하면 다음과 같다 .
- <59> 본 발명에 따른 유기 전계 발광 표시장치(organic light emitting display)는 유기 발광층으로부터 발생된 광의 추출효율을 향상시키기 위한 것으로 일 실시예를 도 2에는 유기 전계 발광 표시장치 조립체의 일부를 확대하여 나타내 보였다.
- <60> 도면을 참조하면, 유기 전계 발광 표시장치의 조립체(20)는 투명한 기판(21)의 상면에 소정의 패턴으로 형성된 투명한 제1전극층(22)과, 상기 제1전극층(22)의 상면에 유기막들이 적층되어 일어난 유기 발광층인 유기발광부(30)과, 상기 유기발광부(30)의 상면에 소정의 패턴으로 형성되는 제2전극층(23)을 구비한다.
- <61> 상기 제1전극층(22)은 투명한 기판(21)의 상면에 형성되는 양극(anode)으로 투명한 도전성 재질인 ITO로 이루어질 수 있다. 그리고 상기 제2전극층(23)은 은, 은합금 등과 같은 도전성 금속으로 이루어질 수 있다.
- <62> 상기 유기발광부(30)는 도 3도시된 바와 같이 상기 제1전극층(21)의 상면으로부터 순차적으로 적층되는 전공주입층(31), 전공 수송층(32), 발광층(33), 전자 주입층(34)을 포함한다. 상기 유기발광부(30)는 유기 화합물로서 8-하이드록시퀴놀리노-알루미늄(Alq₃) 등과 같은 저분자 또는 폴리(p-페닐렌비닐렌), 폴리(2-메톡시-5-(2'-에틸헥실옥시)-1,4-페닐렌비닐렌) 등의 고분자를 사용함이 바람직하나 이에 한정되는 않는다.

<63> 한편, 상기 기판(21)의 상면에는 광 취출효율을 높이기 위한 광손실 방지층(100)이 형성되고, 이 광손실 방지층(100)과 상기 제1전극층(21)의 사이에는 가스가 주입되거나 진공상태인 미세 공간층(50)이 형성된다.

<64> 상기 광취출방지층(100)은 기판의 상면에 소정의 피치(P)와 높이(H)를 가지는 다수 개의 돌기(111)들을 포함하는 회절격자로 이루어질 수 있다. 상기 회절격자를 이루는 돌기(111)의 피치는 돌기의 피치가 200 내지 2,000nm 로 함이 바람직하고, 상기 돌기(111)의 높이는 50 내지 5,000nm 로 함이 바람직하다. 그리고 상기 돌기(111)의 형상은 원기둥형 다각뿔 등 다양한 형태로 이루어질 수 있는데, 이에 한정되지 않고 소정의 패턴으로 돌출된 구조이면 어느 것이나 가능하다. 그리고 상기 회절격자 다수의 관통공이 소정의 패턴으로 형성된 박막을 기판의 상면에 형성하여 제작 할 수 있다.

<65> 상기 광손실 방지층(100)인 회절격자를 이루는 재질은 $\text{SiO}_x(x>1)$, SiN_x , Si_3N_4 , TiO_2 , MgO , ZnO , Al_2O_3 , SnO_2 , In_2O_3 , MgF_2 , CaF_2 로 이루어진 군으로부터 선택된 한 개 이상으로 이루어질 수 있는데, 바람직하게는 TiO_2 로 형성함이 바람직하다.

<66> 그리고 상기 공간층(50)은 상기 회절격자의 돌기(111)가 상기 제1전극층(22) 및 이 제1전극층(22)이 형성된 측과 밀착됨으로써 형성될 수 있으며, 별도의 스페이서(미도시)가 개재 될 수 있다.

<67> 한편, 도 4에 도시된 바와 같이 광손실 방지층 굴절율이 다른 적어도 두 재료가 서로 다른 제1,2영역을 갖도록 소정의 패턴으로 형성 박막(120)으로 이루어질 수 있다. 상기 소정의 패턴으로 형성된 영역중 한 영역의 피치(P)는 상기 돌기의 피치와 같이 200 내지 2,000nm 로 함이 바람직하고, 상기 박막(120)의 두께(T)는 0.01 내지 50 μm 로 형성

함이 바람직하다. 이 실시예에 있어서는 상제1,2전극층(22)(23) 및 유기발광부(30)는 별도의 상부기판(25)에 형성하여야 함은 당연하다.

<68> 그리고 상기 실시예들에 있어서, 상기 미세공간층(50)과 제1전극층(22)의 사이 즉, 상기 제2전극층(22)과 이 전극층이 형성된 면에는 도 5 및 도 6에 도시된 바와 같이 상기 미세공간층(50)과 제1전극층(22) 보다 상대적으로 굴절율이 높은 인덱스층(60)이 형성될 수 있다. 이 인덱스층(60)은 굴절율이 2.3 이상인 재료를 사용함이 바람직하다. 인덱스층을 이루는 재료로는 TiO_2 를 사용함이 바람직하다. 상기 인덱스층(60)의 재료는 이에 한정되지 않는다.

<69> 한편, 상기 유기전계 발광표시장치의 조립체는 도 7 및 도 8에 도시된 바와 같이 기판(71)의 상면에 형성된 제1전극층(72)과, 이 제1전극층(71)의 상면에는 소정의 패턴으로 형성된 유기 발광층(73)과, 상기 유기 발광층(72)의 상면에는 투명한 도전성 금속재로 이루어진 제2전극층(74)을 가지는 유기전계 발광 표시부(70)가 구비된다. 상기 유기전계 발광 표시부(70)는 이와 별도로 제작된 광손실 방지층(210), (220)이 형성된 포토닉 플레이트(200)가 결합되어 이와 유기전계 발광부(70)와의 사이에 미세공간층(50)이 형성된다.

<70> 도 7에 도시된 바와 같이 포토닉 플레이트(200)에 형성된 광손실 방지층(210)은 상술한 실시예와 같이 소정의 높이를 가지는 돌기(211)들로 이루어지거나 도 8에 도시된 바와 같이 광손실 방지층(220)은 굴절율이 다른 적어도 두 물질중 한 물질이 소정의 패턴으로 한정된 제1,2영역을 가지는 박막으로 이루어질

수 있다. 상기 광손실 방지층(220)의 제1영역은 도트(dot) 형상으로 배열될 수 있는데, 이에 한정되지는 않는다. 여기에서 상기 제1영역을 이루는 물질은 제2영역을 이루는 물질의 굴절율의 차이는 0.3 이상 3 이하가 되도록 함이 바람직하나 가능한 한 굴절율 차이를 크게 함이 바람직하다. 상기 굴절율의 차가 0.3 이하인 경우에는 계면에서 광분산효과(scattering efficiency)가 떨어져 유기층으로부터 조사되는 광의 반사율이 높아져 기판을 통과하는 광의 취출량의 떨어지게 된다.

<71> 도 9 및 도 10에는 본 발명에 따른 유기 전계 발광 표시장치 조립체의 다른 실시예로서 AM 타입의 유기 전계발광 표시장치(AMOLED(Active matrix organic light emitting display))들을 나타내 보였다.

<72> 도 9를 참조하면, 유기전계 발광표시장치 조립체(150)는 투명한 기판(151)에는 버퍼층(152)이 형성되고, 이 버퍼층(152)의 상부에는 각각 화소와 이의 형성을 위한 제2전극층(161)을 가지는 화소영역(160)과, 상기 화소영역을 구동시키기 위한 박막 트랜지스터(TFT)와 캐피시터가 형성된 구동영역(170)으로 대별된다.

<73> 상기 구동영역은 버퍼층(152)의 상면에 소정의 패턴으로 배열된 p형 또는 n형의 반도체층(171)이 게이트 절연층(172)에 의해 매립되고, 상기 게이트 절연층(172)의 상면에는 상기 반도체층(171)과 대응되는 게이트 전극층(173)과 이를 매립하는 제1절연층(174)과, 상기 제1절연층(174)과 게이트 절연층(172)에 형성된 콘택홀(175a)(176a)을 통하여 상기 반도체층(171)의 양측에 각각 연결되며 제1절연층(174)의 상부에 형성된 드레인 전극(175) 소스전극(176)으로 이루어진 박막 트랜지스터와, 상기 소스전극(176)과 연결되며 상기 제1 절연층(174)의 상면에 형

성된 제1보조전극(177a)과, 이 제1보조전극(177a)과 대향되며 제1 절연층(174)에 매립되는 제2보조전극(177b)으로 이루어진 캐패시터(177)를 포함한다. 그리고 상기 드레인 전극(175)과 소스전극(176)이 형성된 제1절연층(174)의 상면에는 평탄화를 위한 제2절연층(178)이 형성된다.

<74> 그리고 상기 화소 형성영역(160)은 상기 평탄화를 위한 제2절연층(178)의 상면에 상기 제2절연층(178)에 형성된 도전성 연결부(161a)를 통 전기적으로 연결되는 전극층(161)이 소정의 패턴으로 형성되고, 이 제2전극층의 상면에는 유기발광층(162)이 소정의 패턴으로 형성되고, 이 유기발광층(162)과 상기 평탄화를 위한 제2절연층(178) 상에는 투명한 제1전극층(163)이 형성된다. 그리고 상기 제1전극층(163)이 형성된 제2절연층(178)의 상면에는 평탄화를 위한 제3절연층(미도시)이 형성될 수 있다. 상기 제3절연층은 투명한 재질로 이루어져 유기발광층(162)으로부터 발생된 광의 취출에 간섭되지 않도록 함이 바람직하다.

<75> 한편, 상기와 같이 구성된 유기 전계 발광표시장치의 제3절연층에는 광손실 방지층(100)이 형성된 포토닉 플레이트(200)가 부착되어 상기 제3절연층과 포토닉 플레이트(200)의 사이에 미세 공간층(50)이 형성된다. 이 미세 공간층(50)에는 상술한 바와 같이 불활성 가스가 주입되거나 진공으로 이루어질 수 있다. 상기 포토닉 플레이트(200)에 형성된 광손실 방지층은 도 9에 도시된 바와 같이 소정의 피치와 높이를 가지는 돌기(111)들로 이루어지거나 도 10에 도시된 바와 같이 굴절율이 다른 물질이 제1,2영역을 갖도록 형성된 박막(120)으로 이루어질 수 있다. 한편, 도 11 및 도 12에 도시된 바와 같이 제3절연층의 상면에는 인덱

스층(60)이 더 구비될 수 있다. 상기 광손실 방지층(100)과 인덱스층(60)의 구조는 상술한 실시예와 동일하므로 다시 설명하지 않기로 한다.

<76> 한편, 상기 광손실 방지층과 미세 공간층의 설치 위치는 상술한 실시예들에 의해 한정되지 않고 유기 발광층으로부터 조사되는 광의 취출 경로상에 굴절율이 상대적으로 큰 층들의 사이에 설치될 수 있다. 예컨대 배면발광형의 유기전계 발광표시장치의 경우 기판 상에 설치될 수 있다.

<77> 상술한 바와 같은 실시예들과 같이 구성된 유기전계 발광표시장치의 조립체는 제1전극층(22),(72) 및 제2전극층(23),(74)의 선택된 화소의 발광을 위하여 소정의 전압이 인가되면, 양극인 제1전극층(22),(72)으로부터 주입된 정공(hole)이 정공 수송층(31)을 경유하여 발광층(32)으로 이동되고, 전자는 제2전극층(23),(74)으로부터 전자 수송층(34)을 경유하여 발광층(33)으로 주입된다. 이 발광층(33)에서 전자와 정공이 재결합하여 여기자(exiton)를 생성하고, 이 여기자가 여기상태에서 기저상태로 변화됨에 따라, 유기발광층(30)(73)의 형광성 분자가 발광한다. 이때에 발생된 광은 투명한 제1전극층(22)(72)과 광손실 방지층(100) 및 미세공간층(50)을 통하여 외부로 취출 된다.

<78> 이 과정에서 여기에서 통하여 외부로 취출되는데, 굴절율의 차이가 큰 IT0로 이루어진 제1전극층(22)(72)과 기판(21)(71)의 사이 또는 제3절연층과 포토닉 플레이트(200)의 사이에 광손실 방지층(100)(210)(220)과 미세공간층(50)이 형성되어 있으므로 계면에서 광이 반사되어 손실되는 것을 방지할 수 있다.

<79> 즉, 유기발광층(30)(70) 또는 제1전극층(22)(72)의 굴절율이 기판(50)을 이루는 유리 또는 제2절연층의 굴절율과 비교하여 높기 때문에 기판(21)(71)의 계면에서 반사된다.

<80> 그러나 이들의 사이에 굴절율이 상대적으로 미세 공간층(50)과 광손실 방지층이 형성되어 있으므로 형성되어 있으므로 상기 제1전극층(22)(72)과 광손실 방지층의 돌기(111)에 의해 에바네센트파 결합(evanescent wave coupling)이루어진다. 따라서 상기 제1전극층(22)과 돌기(111)의 사이의 미세 공간층(50)에는 에바네센트파가 발생된다. 따라서 제1전극층(22)에 의해 가이딩되는 광의 일부는 광손실 방지층(100)으로 전달되어 회절됨으로써 광의 추출효율 높일 수 있다.

<81> 상기 광손실 방지층이 굴절률의 차이가 다른 두가지 물질이 소정의 패턴으로 형성되어 제1,2영역 분리된 박막(120)으로 이루어진 경우 구획된 제1,2영역이 교차됨으로서 광손실 방지층의 평균 굴절의 값을 전반사 각을 넓여 줄 수 있는 굴절률로 조절 가능하므로, 이에 의해서 비반사(Anti-reflection)효과를 부여하여 광 추출율을 향상 시킬 수 있다.

<82> 본 발명인은 미세 공간층(50)과 광손실 방지층(10)(210)(220)을 가지는 유기전계 발광표시장치와, 광손실 방지층만을 가지는 유기전계 발광표시장치, 미세공간층과 광손실 방지층을 가지지 않은 유기전계 발광표시장치의 광추출량을 비교하여 본원 발명에 따른 유기전계 발광표시장치의 광추출효율의 증가를 명확하게 알 수 있었다.

<83> {실험예 1}

<84> 본 실험에서는 전계 발광 표시장치들을 제작함에 있어서, 기판의 상면에 SiO_2 , TiO_2 , SiN_x 를 각각 이용하여 차원의 원기둥 형상의 돌기들로 이루어진 광손실 방지층을 형성하였다. 상기 돌기들의 피치는 200 내지 2,000nm의 범위를 갖도록 하고, 높이는 50 내지 5,000nm의 범위내에서 형성하였다.

<85> 그리고 상기와 같이 구조물이 형성된 기판의 상면에 기판과 미세 공간층을 사이에 순차적으로 적층된 제1전극층, 유기전계 발광층, 제2전극층을 형성하였다. 한편, 미세 공간층의 간격을 서로 다르게 형성하면서 광량을 측정하여 도 13에 도시된 바와 같은 광효율과 미세 공간층의 폭의 관계를 나타내 보인 그래프를 얻었으며, 상기 돌기의 높이를 조정하면서 도 14에 도시된 바와 같이 돌기의 높이에 따른 광효율을 나타내 보인 그래프를 얻었다.

<86> 상기 실험을 통하여 본 발명인 미세 공간층의 간격에 따른 표준화된 광에너지를 FDTD 시뮬레이션(Finite Diffrence Time Domain)를 이용하여 계산하였다.

<87> 즉, 표준화된 광에너지는 후술하는 비교예 1에 개시된 유기전계 발광표시장치의 광에너지를 기준으로 설정하여 상대 비교한 것이다.

<88> 도 13에 나타난 그래프에 도시된 바와 같이 미세 간격층이 0 일 때 즉, 돌기의 상면과 제1전극층이 접촉되었을 때에 외부로 취출되는 광량이 종래 유기 전계 발광표시장치에 비하여 4배에 해당하는 것을 알 수 있었으며, 미세 공간층의 간격이 넓어질수록 취출되는 광효율이 떨어지는 것을 알 수 있었다.

<89> 특히 상기 광손실 방지층의 돌기를 SiO_2 로 형성한 경우 종래 유기 전계 발광 표시장치에 비하여 절대 취출광량은 2.41배 였으며, TiO_2 를 이용하여 돌기를 제작하는 경우 절대 광취출량은 3.90 배 였으며, SiNx 를 이용하여 돌기를 제작하는 경우 절대 광취출량은 3.67배임을 알 수 있었다.

<90> 한편, 본 실험에 있어서, 돌기의 높이와 광효율과의 관계는 도 14에 도시된 그래프를 통하여 알 수 있는 바와 같이 돌기가 200nm 이상으로 증가함에 따라 광효율이 비례적으로 증가하는 것을 알 수 있었다.

<91> {실험예 2}

<92> 본 실험에서는 전계 발광 표시장치들을 제작함에 있어서, 실험예 1과 같은 조건하에서 상기 미세공간층과 제1전극층의 사이에 굴절율이 2.36인 TiO_2 를 이용하여 인덱스층을 형성하고, 이 인덱스층의 두께와 표준화된 광파워와의 관계를 실험하여 도 15에 나타난 바와 같은 그래프를 얻었다. 여기에서 상기 미세 공간층의 간격은 0(돌기와 제1전극층이 접촉된 상태)으로 하였으며, 광손실 방지층을 이루는 돌기의 높이는 400nm로 형성하였다.

<93> 본 발명인은 상기 인덱스층의 두께가 50nm 일 때에 후술하는 비교예 1의 유기 전계 발광표시장치의 휘출광량에 비하여 광파워가 약 4배정도 증가하며, 휘출광량은 47.1%가 증가한다는 것을 알 수 있었다.(도15에 따라 50 - 2000nm)

<94> {비교예 1}

<95> 본 실험에서는 전계 발광 표시장치를 제작함에 있어서, 투명한 기판의 상면에 제1전극층, 유기발광층 제2전극층을 단순히 형성하였다.

<96> 이 유기전계 발광표시장치의 경우 기판에 의해 가이드 되는 광량은 유기 전계 발광층으로 반사(guiding)되는 광량의 34.9% 임을 알 수 있었으며, 상기 제1,2전극층 사이에서 반사되는 광량은 유기 전계 발광층으로 반사(guiding)되는 광량의 42.8% 임을 알 수

있었으며, 외부로 취출되는 광량은 유기 전계 발광층으로 반사(guiding)되는 광량의 22.3% 임을 알 수 있었다.

<97> {비교예 2}

<98> 본 실험에서는 전계 발광 표시장치를 제작함에 있어서, 기판의 상면에 제1전극층, 유기발광층 제2전극층을 형성하고 이 층들중 굴절율의 차이가 큰 층에 회절격자층(광손실 방지층을 형성하였다. 상기 회절격자층은 SiO_2 또는 TiO_2 를 이용하여 소정의 피치를 가지는 다수개의 돌기를 형성하여 제작하였다.

<99> 상기와 같이 구성된 유기전계 발광표시장치의 취출된 절대 광취출량은 회절격자를 SiO_2 로 제작하는 경우 비교예1에 비해 2.37배 이었고, TiO_2 를 이용하여 회절격자를 제작하는 경우 2.38배 임을 알 수 있었다.

【발명의 효과】

<100> 상기한 바와 같이 이루어진 본 발명의 유기 전계발광장치의 조립체는 광손실 방지층과 전극층의 사이에 미세 공간층을 형성함으로써 내부 광손실을 줄이고 나아가서는 광의 취출 효율을 높일 수 있다. 특히 본 발명에 따른 유기전계 발광표시장치의 제1전극층, 유기전계 발광층, 제2전극층의 사이에서 집중적으로 이루어지는 반사를 방지하여 광을 취출할 수 있고, 기판에서 반사되는 광을 취출하지 않음으로써 유기 전계 발광표시장치에 의해 형성되는 화상이 흐려지는 것을 방지할 수 있다.

<101> 본 발명은 도면에 도시된 일 실시예를 참고로 하여 설명하였으나 이는 예시적인 것에 불과하며 당해 분야에서 통상의 지식을 가진 자라면 이로부터 다양한 변형 및 실시예

의 변형이 가능하다는 점을 이해할 것이다. 따라서 본 발명은 따라서 본 발명의 진정한 기술적 보호범위는 첨부된 특허청구범위의 기술적 사상에 의해서 정해져야 할 것이다.

【특허청구범위】

【청구항 1】

기판과,

상기 기판의 상면에 각각 소정의 패턴으로 형성되어 적층된 제1전극층, 유기발광층 및 투명한 제2전극층을 포함하는 유기 전계 발광부와,

상기 기판과 유기 전계 발광부를 이루는 층들 사이의 적어도 유기 발광부로부터 발생된 광의 취출효율을 높이기 위한 광손실 방지층과,

상기 광손실 방지층과 대향되는 층의 사이에 형성되며 가스가 주입되거나 또는 진공으로 이루어진 미세공간층을 구비하여 된 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【청구항 2】

제1항에 있어서,

상기 광손실 방지층은 기판의 상면에 다수의 돌기가 소정의 피치로 형성된 회절격자로 이루어진 것 특징으로 하는 유기전계 발광 표시장치의 조립체.

【청구항 3】

제2항에 있어서,

상기 돌기가 상기 제2전극에 접촉된 것을 특징으로 하는 유기전계 발광표시장치의 조립체.

【청구항 4】

제2항에 있어서,

상기 돌기의 피치가 200 내지 2,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 5】

제 4항에 있어서,

상기 돌기의 높이는 50 내지 5,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 6】

제 1항에 있어서,

상기 제2전극이 IT0로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치.

【청구항 7】

제1항에 있어서,

상기 광손실 방지층은 $\text{SiO}_x(x>1)$, SiN_x , Si_3N_4 , TiO_2 , MgO , ZnO , Al_2O_3 , SnO_2 , In_2O_3 , MGF2 CAF2 로 이루어진 군으로부터 선택된 한 개 이상으로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 8】

제 7항에 있어서,

상기 광손실 방지층이 TiO_2 로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 9】

제1항에 있어서,

상기 미세공간층과 제2전극층의 사이에 상대적으로 굴절율이 높은 인텍스층을 더 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 10】

제 9항에 있어서,

상기 인텍스층이 TiO_2 로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 11】

제 9항에 있어서,

상기 인텍스층의 굴절율이 2.3 이상인 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【청구항 12】

제 9항에 있어서,

상기 인텍스층의 두께는 2000nm 이하인 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【청구항 13】

기판과,

상기 기판의 상면에 각각 소정의 패턴으로 형성되어 적층된 제1전극층, 유기발광층 및 투명한 제2전극층을 포함하는 유기 전계 발광 표시부와,

유기전계 발광표시부와 결합되어 미세 공간층을 형성하며 광손실 방지를 위한 광손실 방지층을 가지는 포토닉 플레이트를 포함하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 14】

제13항에 있어서,

상기 포토닉 플레이트의 광손실 방지층은 기판의 상면에 다수의 돌기가 소정의 피치로 형성된 것을 특징으로 하는 유기전계 발광 표시장치의 조립체.

【청구항 15】

제14항에 있어서,

상기 돌기가 상기 유기전계 발광표시장치의 제2전극에 접촉된 것을 특징으로 하는 유기전계 발광표시장치의 조립체.

【청구항 16】

제14항에 있어서,

상기 포토닉 플레이트에 형성된 돌기의 피치가 200 내지 2,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 17】

제 14항에 있어서,

상기 돌기의 높이는 50 내지 5,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 18】

제1항에 있어서,

상기 회절격자 형성부는 $\text{SiO}_x(x>1)$, SiN_x , Si_3N_4 , TiO_2 , MgO , ZnO , Al_2O_3 , SnO_2 , In_2O_3 , MGF2 , CAF2 로 이루어진 군으로부터 선택된 한 개 이상으로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 19】

제 18항에 있어서,

상기 광손실 방지층이 TiO_2 로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 20】

제 13항에 있어서,

상기 공간층과 제2전극층의 사이에 상대적으로 굴절율이 높은 인덱스층을 더 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 21】

제 20항에 있어서,

상기 인덱스층의 굴절율이 2.3 이상인 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 22】

기판과;

기판 상에 소정의 패턴으로 형성된 제1전극층과, 각 제1전극층의 상면에 소정패턴으로 형성된 유기발광층과, 상기 유기발광층이 노출되도록 기판의 상면에 형성된 절연층과, 상기 유기발광층과 절연층의 상면에 소정의 패턴으로 형성되며 투명한 제2전극층을 포함하는 화소형성부와;

상기 기판상에 형성되어 제1전극을 스위칭 시키기 위한 박막트랜지스터들을 포함하는 구동부와;

상기 투명한 제2전극층의 상면에 설치되어 불활성가스가 주입되거나 진공으로 이루어진 미세 공간층을 형성하며 광손실 방지층을 구비한 포토닉 플레이트를 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치 조립체.

【청구항 23】

제22항에 있어서,

상기 제1전극층의 상면에 평탄화막이 더 구비된 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【청구항 24】

제22항에 있어서,

상기 포토닉 플레이트의 광손실 방지층은 기판의 상면에 다수의 돌기가 소정의 피치로 형성된 것을 특징으로 하는 유기전계 발광 표시장치의 조립체.

【청구항 25】

제22항에 있어서,

상기 돌기가 상기 유기전계 발광표시장치의 제2전극에 접촉된 것을 특징으로 하는 유기전계 발광표시장치의 조립체.

【청구항 26】

제24항에 있어서,

상기 포토닉 플레이트에 형성된 돌기의 피치가 200 내지 2,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 27】

제 24항에 있어서,

상기 돌기의 높이는 50 내지 5,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치의 조립체.

【청구항 28】

제23항에 있어서,

상기 회절격자 형성부는 $\text{SiO}_x (x>1)$, SiN_x , Si_3N_4 , TiO_2 , MgO , ZnO , Al_2O_3 , SnO_2 , In_2O_3 , MGF2 , CAF2 로 이루어진 군으로부터 선택된 한 개 이상으로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 29】

제 23항에 있어서,

상기 공간층과 제2전극층의 사이에 상대적으로 굴절율이 높은 인덱스층을 더 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 30】

제 20항에 있어서,

상기 인텍스층의 굴절율이 2.3 이상인 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【청구항 31】

기판과,

상기 기판의 상면에 형성되는 제1전극층과, 상기 제1전극층의 상면에 형성된 유기 발광층 및 상기 유기발광층의 상면에 형성된 제2전극층을 포함하며,

상기 각 구성요소들 중 굴절율의 차이가 큰 층들의 사이에 서로 굴절율이 다른 영역들을 가지는 광손실 방지층과,

상기 광손실 방지층과 대향되는 층의 사이에 가스가 주입되거나 진공으로 이루어진 공간층을 구비하여 된 것을 특징으로 하는 유기전계 발광 표시장치 조립체.

【청구항 32】

제31항에 있어서,

상기 광손실 방지층이 기판과 제1전극의 사이에 형성된 것을 특징으로 하는 유기전계 발광 표시장치.

【청구항 33】

제31 또는 제32항에 있어서,

상기 광손실 방지층의 굴절율이 서로 다른 영역중 한 영역의 피치가 50 내지 3,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치.



【청구항 34】

제 3항에 있어서,

상기 광손실 방지층의 두께는 0.01 내지 50 μ m 인 것을 특징으로 하는 유기 전계 발광 표시장치.

【청구항 35】

제31항에 있어서,

상기 반사 광손실 방지층은 굴절율이 서로 다른 무기물로 이루어지며 상기 굴절율 차가 0.3 이상, 3 이하인 것을 특징으로 하는 유기 전계발광 표시장치.

【청구항 36】

제35항에 있어서,

상기 무기물이 $\text{SiO}_x(x>1)$, SiN_x , Si_3N_4 , TiO_2 , MgO , ZnO , Al_2O_3 , SnO_2 , In_2O_3 , MGF_2 , CAF_2 로 이루어진 군으로부터 선택된 두 개 이상으로 이루어진 것을 특징으로 하는 유기 전계 발광 표시장치.

【청구항 37】

제1항 또는 제 8항에 있어서,

상기 광손실 방지층이 $\text{SiO}_x(x>1)$ 층에 TiO_2 로 이루어져 서로 다른 굴절율을 갖는 것을 특징으로 하는 유기 전계 발광 표시장치.

【청구항 38】

기판과;

기판 상에 소정의 패턴으로 형성된 제1전극층과, 각 제1전극층의 상면에 소정패턴으로 형성된 유기발광층과, 상기 유기발광층이 노출되도록 기판의 상면에 형성된 절연층과, 상기 유기발광층과 절연층의 상면에 소정의 패턴으로 형성되며 투명한 제2전극층을 포함하는 화소형성부와;

상기 기판상에 형성되어 제1전극을 스위칭 시키기 위한 박막트랜지스터들을 포함하는 구동부와;

상기 제2전극층의 상면에 형성된 평탄화막과,

상기 평탄화막과 결합되어 가스가 주입되거나 진공인 공간층을 형성하는 하면 내면에 상호 굴절율이 다른 소정패턴의 영역들을 가지는 광손실 방지층이 형성된 포토닉 플레이트를 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 39】

제38항에 있어서,

상기 광손실 방지층의 굴절율이 서로 다른 영역중 한 영역의 피치가 50 내지 3,000nm 인 것을 특징으로 하는 유기 전계 발광 표시 장치.

【청구항 40】

제 38항에 있어서,

상기 공간층과 제2전극층의 사이에 상대적으로 굴절율이 높은 인덱스층을 더 구비하여 된 것을 특징으로 하는 유기 전계 발광 표시장치의 조립체.

【청구항 41】

제 40항에 있어서,



상기 인덱스층의 굴절율이 2.3 이상인 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

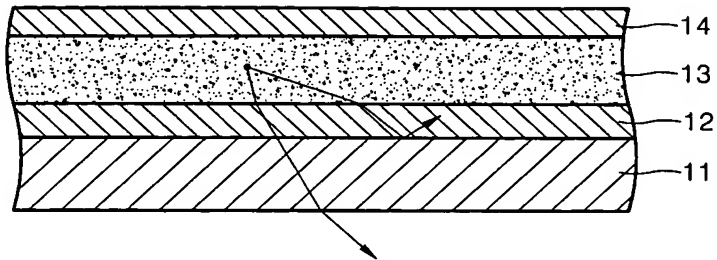
【청구항 42】

제 40항에 있어서,

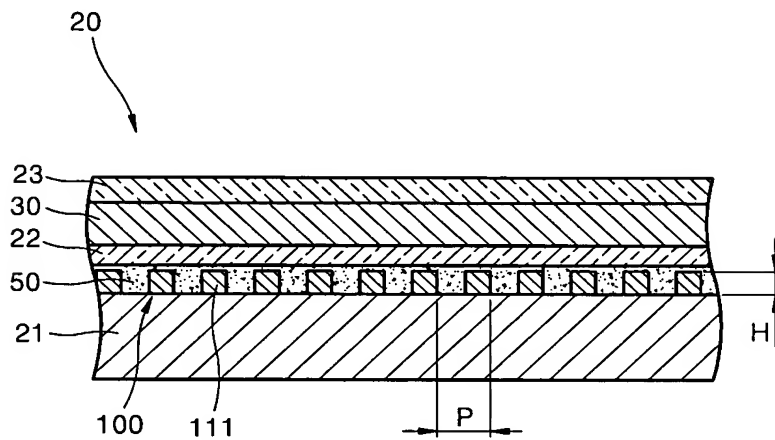
상기 제2전극층의 상면에 평탄화막이 형성된 것을 특징으로 하는 유기 전계 발광표시장치의 조립체.

【도면】

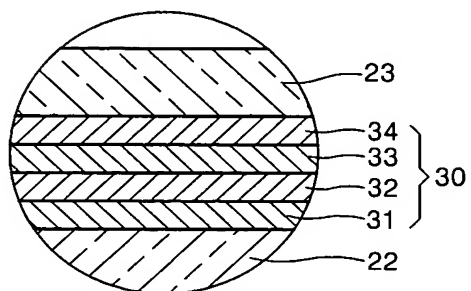
【도 1】



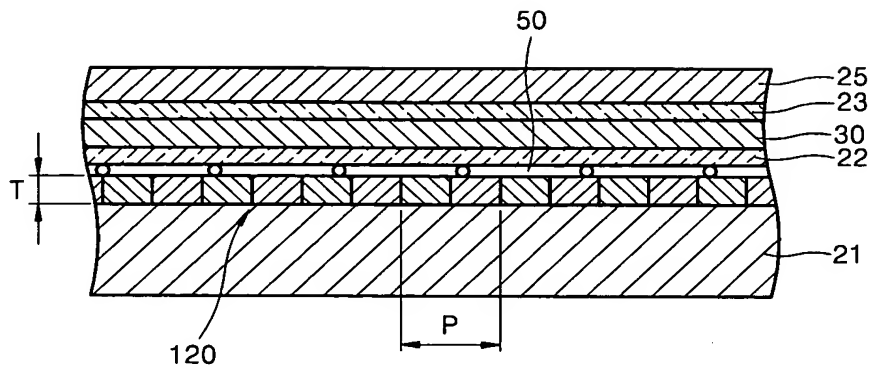
【도 2】



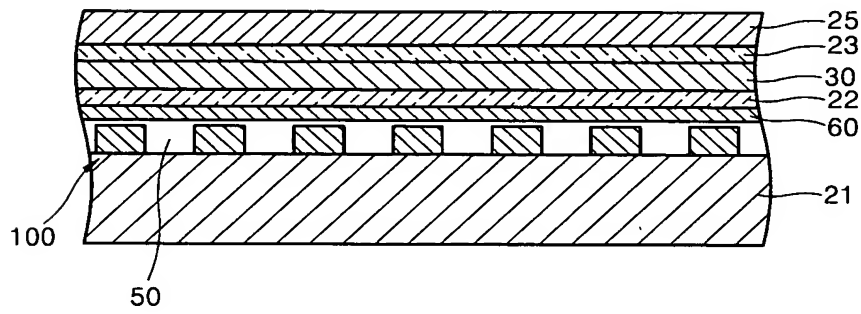
【도 3】



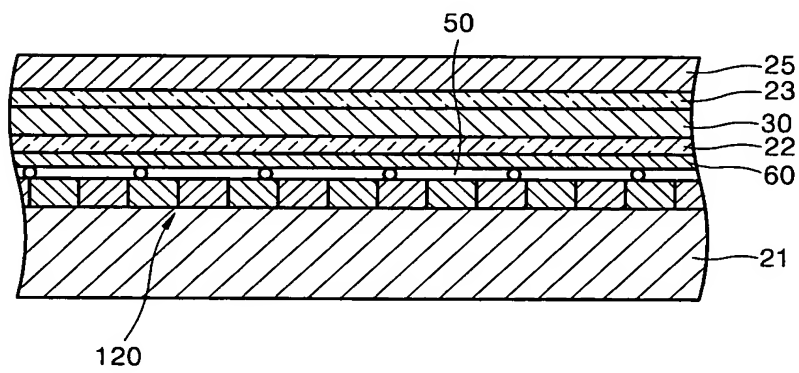
【도 4】



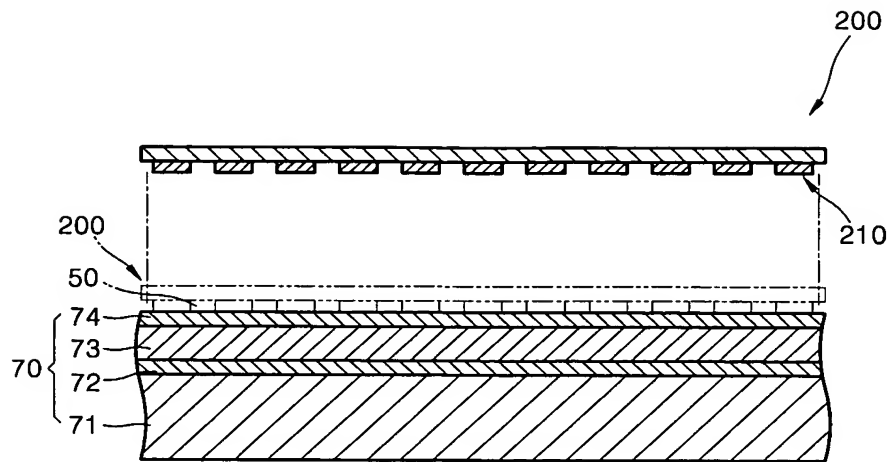
【도 5】



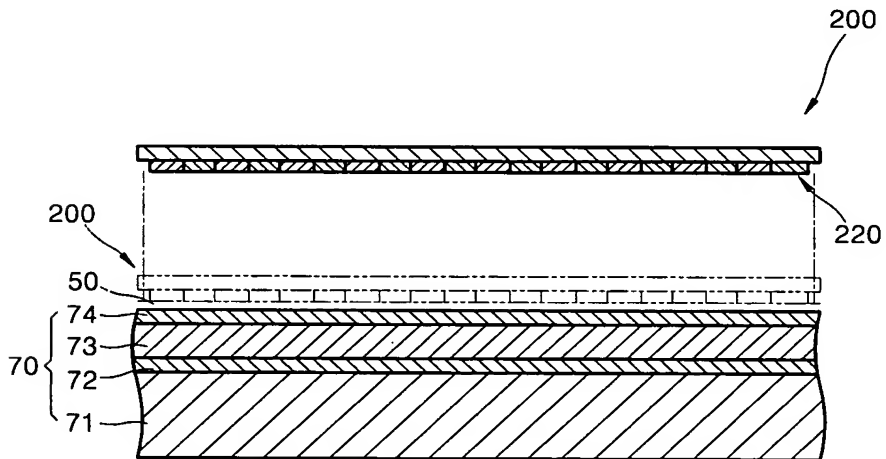
【도 6】



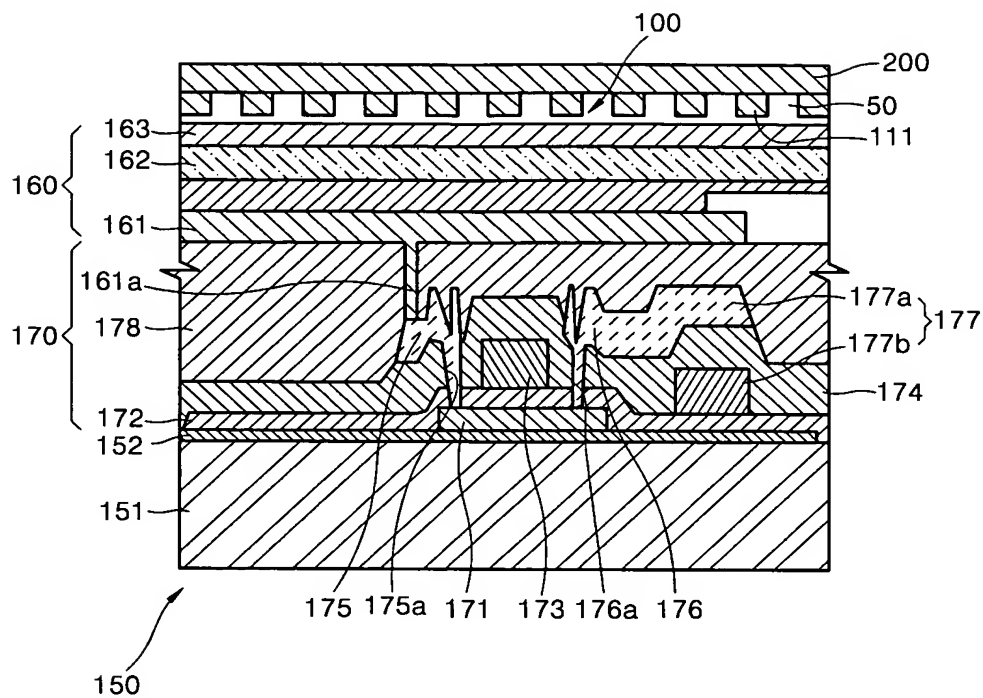
【도 7】



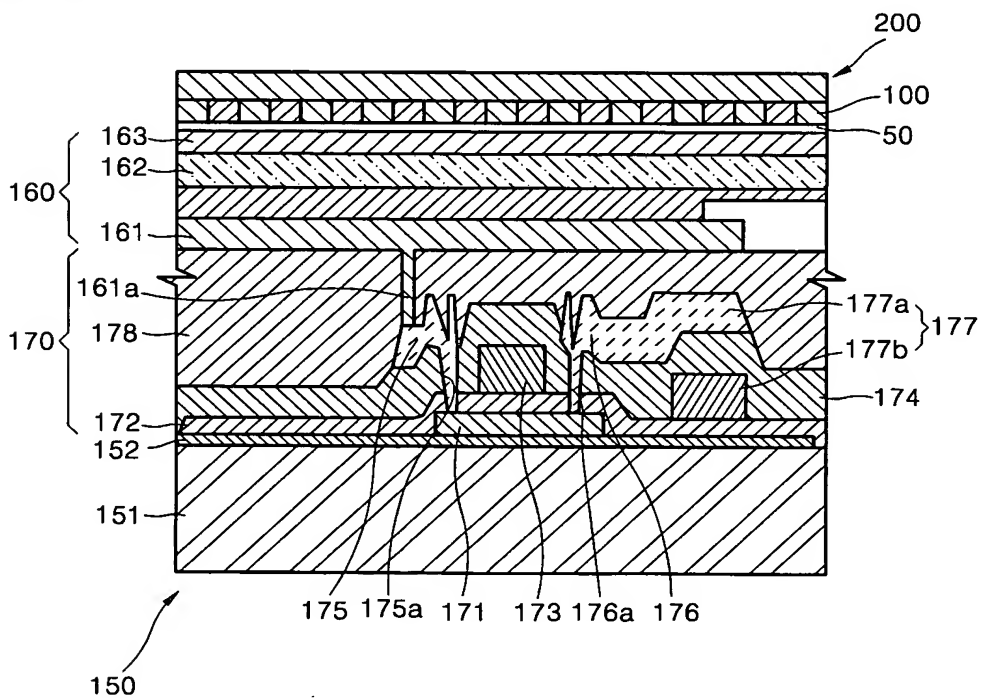
【도 8】



【도 9】



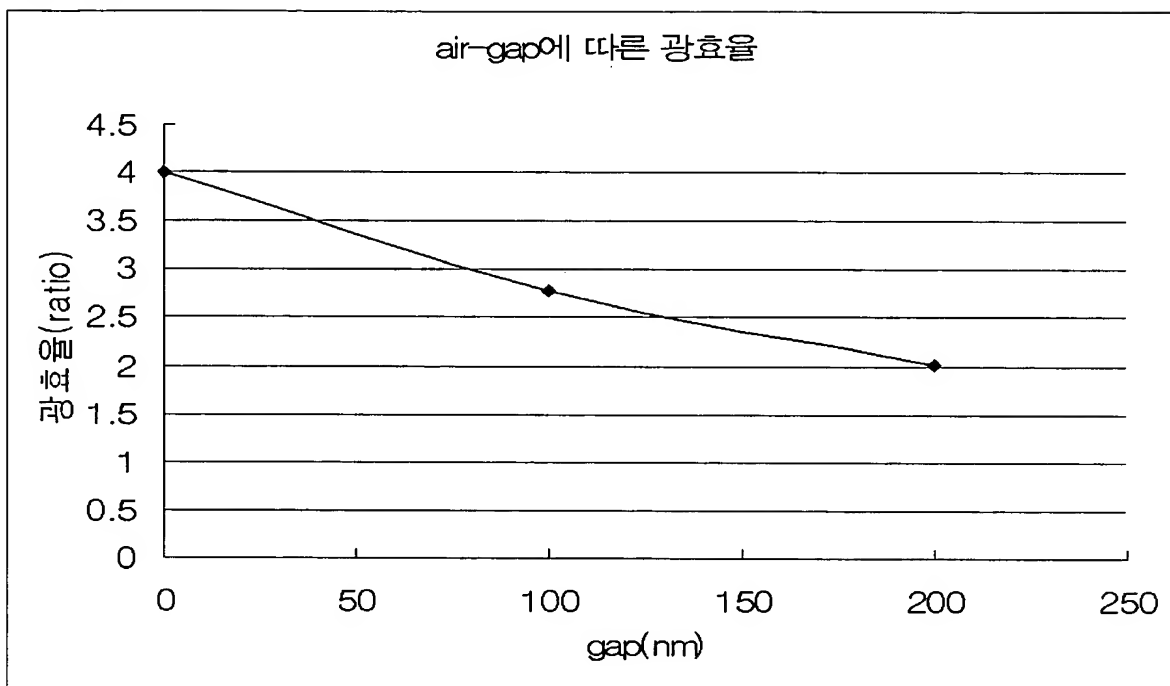
【도 10】



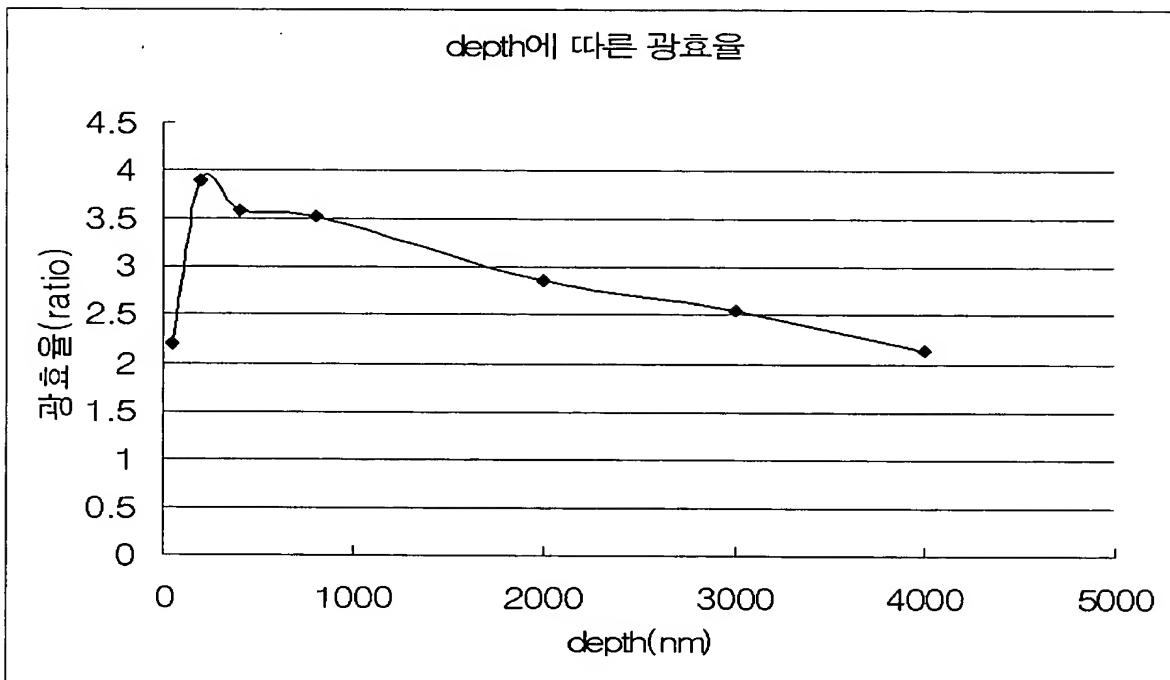
[illegible]

A detailed cross-sectional view of a semiconductor device 200. The device consists of a substrate 150 with a bottom layer 151. Above this is a layer 152, followed by a layer 172. A central region 170 contains a complex structure with multiple layers and openings. This central region is flanked by side regions 177a and 177b. Above the central region is a layer 178, followed by a layer 161a, and then a layer 161. A bracket 160 groups layers 161, 162, and 163. Above these is a layer 60, and finally a top layer 120. A bracket 170 groups layers 172, 178, and the central structure. A bracket 177 groups layers 177a and 177b. A bracket 150 points to the substrate 151. A bracket 200 points to the entire device structure.

【도 13】



【도 14】



【도 15】

